



본사 : 대전광역시 유성구 가정북로 96, 706호 (장동, 대전경제통상진흥원) TEL:042-369-1999 FAX:042-369-1997

연구소 : 서울특별시 금천구 두산로 70 현대지식산업센터 B동 1510호 TEL:02-2098-1999 FAX:02-2098-1997

문서번호 : 전략마케팅팀1105-0001

시행일자 : 2018-11-05

수신 : 비즈니스전략연구소(주)

참조 : 미래전략실/김다은 전임

**제 목 : 인력채용 연계사업 참여 위한 구인공문 송부의 건**

1. 귀 기관의 무궁한 발전을 기원합니다.
2. 연구개발특구재단 인력채용 연계관련하여 당사의 채용공고문을 송부하여 드리니 채용지원 업무에 사용하여 주십시오.

☞ 채용공고문 요약

모집분야	담당업무	근무지
Hardware 개발	Orcad/Altium를 이용한 회로 설계	당사 연구소(서울)
FPGA 개발	Xilinx Vivado(7 series/Zynq)	당사 연구소(서울)

붙임 : 1. 채용공고문 1부.

주식회사 아이트릭스테크놀로지 대표이사 김정웅



기안자 : 전략마케팅팀 과장 이다교 전화 : 042.369.1999 팩스 : 042.369.1999 E-mail : dglee@i-trix.co.kr  
I-TRIX Technology Inc. / 보드시스템설계, FPGA디자인, Embedded System개발 / <http://www.i-trix.co.kr>

[붙임]

당사는 임베디드(FPGA) 개발 전문기업으로서 도전적인 의지와 창의적 사고를 가진 인재를 채용하고자 합니다.

## 주식회사 아이트릭스테크놀로지 연구원 채용공고

### 1. 모집분야 및 자격요건

모집분야	담당업무	자격요건 및 우대사항
카메라 HW설계	Hardware 개발 : Orcad/Altium를 이용한 회로 설계	<b>자격요건</b> - 학력 : 대졸 이상 (2,3 년) - 경력 : 경력 3 년 이상 - 성별 : 무관 - 모집인원 : 0 명
영상처리 FPGA개발	FPGA Logic 설계 : Xilinx Vivado(7 series/Zynq)	<b>우대사항</b> - 운전가능자 - 해당직무 근무경험 - 전기/전자공학 - 컴퓨터/시스템공학

### 2. 근무조건 및 환경

근무형태 : 정규직(수습기간) 3개월  
근무부서 : 개발팀  
근무요일/시간 : 주 5일 (월~금) 오전10시~오후7시  
근무지역 : 서울 금천구  
급여 : 면접후 결정  
회사주소 : 08584 서울 금천구 독산동 현대지식산업센터 B동 1510호  
인근교통 : 서울 1호선 독산에서 800m이내

### 3. 전형절차 및 제출서류

전형절차 : 서류전형>1차 실무진 면접> 2차 임원면접 및 최종 합격  
제출서류 : 입사지원서 및 자기소개서 (자유양식)  
최종합격자에 한해 주민등록등본/졸업증명서/자격증(해당시) 제출 요청

### 4. 접수기간 및 방법

접수기간 : 2018년 11월~ 채용시  
접수처 및 문의 : 인사담당자 이메일 접수 (이다고 / [dglee@i-trix.co.kr](mailto:dglee@i-trix.co.kr))  
대전 본사 : 042-369-1999

### 5. 기타 :

입사지원 서류에 허위사실이 발견될 경우, 채용확정 이후라도 채용이 취소될 수 있습니다.

본사 : 대전광역시 유성구 가정북로 96, 706호 (장동, 대전경제통상진흥원) TEL:042-369-1999 FAX:042-369-1997  
연구소 : 서울특별시 금천구 두산로 70 현대지식산업센터 B동 1510호 TEL:02-2098-1999 FAX:02-2098-1997